

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2001年11月22日 (22.11.2001)

PCT

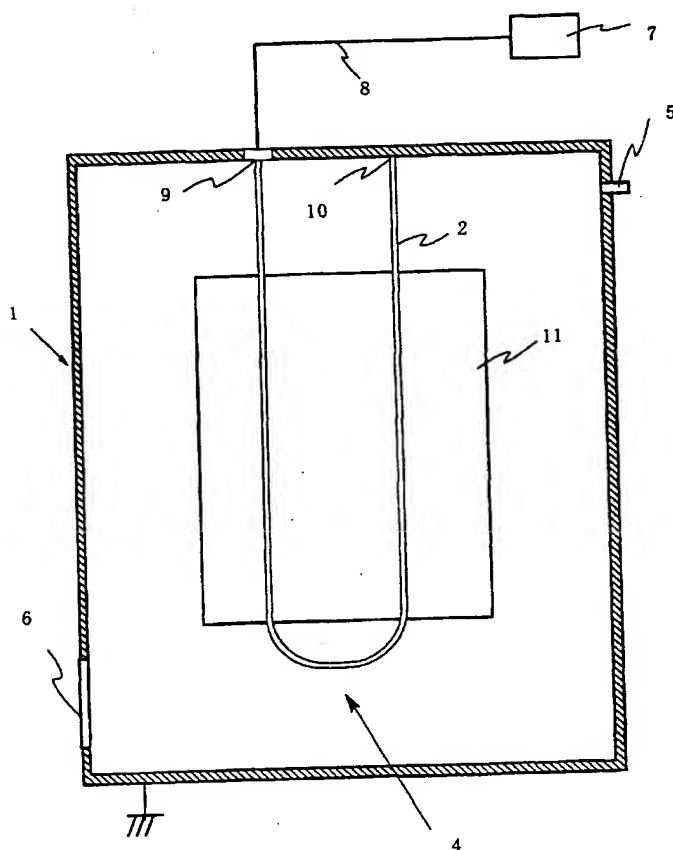
(10) 国際公開番号
WO 01/88221 A1

- (51) 国際特許分類⁷: C23C 16/509, H01L 21/205, 31/04 (71) 出願人 (米国を除く全ての指定国について): アネルバ株式会社 (ANELVA CORPORATION) [JP/JP]; 〒183-8508 東京都府中市四谷5丁目8番1号 Tokyo (JP).
- (21) 国際出願番号: PCT/JP01/04113 (72) 発明者; および
- (22) 国際出願日: 2001年5月17日 (17.05.2001) (75) 発明者/出願人 (米国についてのみ): 高木 朋子 (TAKAGI, Tomoko) [JP/JP]. 上田 仁 (UEDA, Hitoshi) [JP/JP]; 〒183-8508 東京都府中市四谷5丁目8番1号 アネルバ株式会社内 Tokyo (JP).
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語 (74) 代理人: 中西次郎 (NAKANISHI, Jiro); 〒164-0003 東京都中野区東中野2丁目6番15号 プロスペール東中野101 Tokyo (JP).
- (30) 優先権データ:
特願2000-145645 2000年5月17日 (17.05.2000) JP
特願2000-239221 2000年8月7日 (07.08.2000) JP (81) 指定国 (国内): JP, KR, US.

[続葉有]

(54) Title: PLASMA CVD APPARATUS AND METHOD

(54) 発明の名称: プラズマCVD装置及び方法



(57) Abstract: A plasma CVD apparatus and method by which a high quality thin film having an excellent uniformity of film thickness can be formed on a larger substrate. The plasma CVD apparatus comprises a linear or halfway-turned-down induction coupling electrode disposed in a reaction vessel, characterized in that: a high-frequency power supply section and a ground section are provided, respectively, at the opposite end parts of the induction coupling electrode; high frequency power is supplied such that a standing wave of half-wave length or integral multiples thereof is established between the power supply section and the ground section or between the power supply section and the ground section, and the turned down section; diameter of the induction coupling electrode is varied, or set at 10 mm or less at least partially between the power supply section and the ground section, or the electrode is coated with a dielectric.

[続葉有]

WO 01/88221 A1



(84) 指定国 (広域): ヨーロッパ特許 (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE, TR).

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

添付公開書類:

— 国際調査報告書

(57) 要約:

本発明は、より大型な基板に膜厚均一性に優れた高品質薄膜を形成できるプラズマCVD装置及び方法を提供することを目的とする。

反応容器内に、直線形状又は中央で折り返した形状の誘導結合型電極を配置したプラズマCVD装置であって、前記誘導結合型電極の両端部にそれぞれ高周波電力の給電部と接地部とを設け、前記給電部と接地部の間又は前記給電部及び接地部と折り返し部との間に半波長若しくはその自然数倍の定在波が立つように高周波電力を供給する構成とし、かつ、前記誘導結合型電極の電極径を変化させるか、給電部から接地部までの少なくとも一部の電極径を10mm以下とするか、又は電極を誘電体で被覆したことを特徴とする。

明 細 書

プラズマCVD装置及び方法

5 技術分野

本発明はプラズマCVD装置及び方法に係り、特に、誘導結合型電極を用い、膜厚均一性に優れた薄膜を形成するプラズマCVD装置及び方法に関する。

10 背景技術

太陽電池はクリーンなエネルギー源として注目され期待されているが、その普及を図るためにはコストダウンが不可欠であり、そのために大型基板に高品質で均一膜厚のa-Si膜を高いスループットで形成できる薄膜形成装置が強く望まれている。

- 15 a-Siのような薄膜の形成には、平行平板型（容量結合型）のプラズマCVD装置が実用化されている。平行平板型のプラズマCVD装置では、一つの電極板に対し対向する一面しか成膜することができない。このため同一成膜室内で二面に同時成膜を行いたい場合には、成膜室内に二つの高周波電極を設置し二つの放電領域を形成し両面成膜を行うのがせいぜいである。放電領域数を増加させて多領域とするアイデアもあるが、現実的には構造の複雑さや保守性の悪さ等、平行平板型電極の採用に伴う問題点が原因となって、実現が非常に難しい。

- 20 また、基板の大型化とともに形成される薄膜の膜厚均一性が著しく低下してしまい、所望の特性の太陽電池が得られなくなるという問題がある。

- 25 膜厚均一性の高い薄膜作製を行うには、基板全体で均一密度のプラズ

マを形成する必要がある、このために様々な検討がなされてきた。しかし、平行平板型電極方式では、基板の大型化に伴い電極が大型化すると、均一密度のプラズマ形成は容易でなく、その理由として、次のような原理上の問題が挙げられている。

- 5 すなわち、平行平板型電極では、均一密度のプラズマを形成するには、基板全体にわたり電極間距離を精度良く維持して配置する必要があるが、これは基板が大型化すると極めて困難となる。

さらには、電極が大きくなるとその表面に定在波が発生してしまい、このためプラズマが分布してしまう場合がある。これは、VHF帯等の
10 より高い周波数を用いる場合には一層顕著になる。このような理由から、例えば80MHzの高周波の場合、基板の大きさは0.3m x 0.3mが限界といわれている (U. Kroll et al., Mat. Res. Soc. Symp. Proc. vol 557 (1999) p121-126)。

そこで、プラズマ維持メカニズムが容量結合型とは全く異なり、上記
15 容量結合型固有の電極間距離精度等の問題が起こることがなく、しかも高品質膜の高速成膜に有利なVHF帯の高周波を用いて高いプラズマ密度を発生できる誘導結合型のプラズマCVD法が提案されている。具体的には、梯子形状の電極（特開平4-236781号公報）や導電性線材をジグザグに多数回折り曲げた電極（特許第2785442号公報）
20 等の電極を用いた誘導結合型電極方式のプラズマCVD装置が提案されている。

しかし、本発明者らが、上記構造の電極を含め、種々の誘電結合型電極を検討したところ、例えば、梯子形状やジグザグに折り曲げた誘導結合型電極は、基板の大型化に対応して大きくなると、電流経路が均一と
25 なりにくく、また、予期できない場所に部分的に定在波が発生してしまうため、プラズマ密度を均一にするのは難しく、従来の誘導結合型電極

方式で大面積基板に対応するのは困難であることが分かった。

そこで、本発明者らは、誘導結合型電極について、プラズマ均一化の基本的検討を行い、上記従来の誘電結合型電極では、問題となった定在波を逆に利用した電極構造を開発した。この電極は、例えばU字型電極の一端に給電部を設け、他端を接地する構造とし、接地部及び給電部と
5 折り返し部との距離を高周波の励起波長の $1/2$ として、電極上の定められた位置に定在波を立たせる構成とするものである（特願平11-255219号）。このような構成で、プラズマを発生させ薄膜を形成すると、電極の長手方向に沿って、給電部側から徐々に減少した後増加し、
10 極大をとって再び減少する膜厚分布が得られる。この分布は、高周波電力の減衰と定在波の効果とが相乗的に作用する結果と考えられるが、この膜厚分布には再現性があるため、所望の膜厚均一性が得られる領域だけを利用し、この領域と同程度の大きさの基板を配置して均一膜厚の薄膜を形成するというものである。

15 この成膜方法は、電極周辺に発生するプラズマの均一な密度領域を利用するものであるため、基板寸法に比べて電極は当然に長くなり、装置自体もその分大きなものとなる。その一方で、省スペース化、保守容易性や装置コストの観点から、装置の小型化に対する要望は強く、そのためには、電極長手方向のより広い範囲で均一なプラズマを形成可能な電
20 極構造及び装置が必要となる。

また、プラズマCVD装置で安定した薄膜形成を連続して行うには、内壁等に付着する膜が剥離する厚さになる前にクリーニング等を行い、定期的に付着膜を除去する必要があるが、U字型電極構造の場合、給電部近傍でのプラズマ密度が高くなることから、給電部近傍の内壁に付着
25 する膜量が多くなり、クリーニング頻度が高いという問題があることが分かった。

本発明は、かかる状況に鑑み、より大型な基板に膜厚均一性に優れた高品質薄膜を形成できるプラズマCVD装置及び方法を提供することを目的とする。すなわち、本発明の目的は、電極長手方向のプラズマ均一領域を拡大し得る電極構造及び電力供給方法を提供し、これにより、同じ装置寸法で、より大きな基板に膜厚均一性に優れた薄膜形成可能なプラズマCVD装置及び方法を実現することにある。また、係る薄膜を高いスループットで形成できるプラズマCVD装置及び方法を提供することを目的とする。さらに、装置内壁等に付着する膜を抑制してクリーニング周期を延長し、生産性の高いプラズマCVD装置及び方法を提供することを目的とする。

発明の開示

上記目的を達成すべく、本発明者は、プラズマ密度の均一領域の拡大を図るため、高周波電力の給電方法、電極構造、成膜条件等を種々検討する中で、U字型電極の径により放電領域が拡大縮小し、さらに給電部近傍のプラズマ密度が相対的に変化するを見出した。また、電極径が部分的に異なる電極を用いてプラズマを発生させたところ、電極径の大きさに対応したプラズマ密度の濃淡が生じる傾向があることが分かった。また、U字型電極を誘電体で被覆すると、被覆の仕方によって、形成される薄膜の膜厚分布は特異な変化を示すことを見出した。本発明は、かかる知見を基に、プラズマの均一化及び膜厚均一化の検討をさらに進めて完成したものである。

すなわち、本発明のプラズマCVD装置は、反応容器内に、直線形状又は中央で折り返した形状の誘導結合型電極を配置したプラズマCVD装置であって、前記誘導結合型電極の両端部にそれぞれ高周波電力の給電部と接地部とを設け、前記給電部と接地部との間又は前記給電部及び

接地部と折り返し部との間に半波長若しくはその自然数倍の定在波が立つように高周波電力を供給する構成とし、かつ、前記誘導結合型電極の給電部から接地部までの少なくとも一部の電極径を10mm以下としたことを特徴とする。

5 このように、給電部と接地部との距離又は給電部及び接地部と折り返し部との距離 L を、高周波電力の励振波長 λ との間で、 n を自然数としたとき、 $L = n \cdot \lambda / 2$ の関係が略成立するように設定することにより、安定したプラズマの発生・維持が可能となり、電極上の所定の位置に均一なプラズマ密度を形成することができる。

10 さらに、電極径を10mm以下で細くするほど、少ない投入電力で放電領域を伸ばすことができ、より大型の基板に対応することができる。しかも、給電部近傍でのプラズマ密度が相対的に低くなるため、その周辺の内壁に堆積する付着膜量が減少し、その結果、クリーニング周期が延びることになる。このように、電極径は10mm以下であれば、特に
15 制限はないが、取扱い、取付け容易の観点から、1mm～10mmとするのが好ましい。また電極径を変化させても良い。

なお、上記励振波長 λ と距離 L との間の関係において、 λ は励振周波数 f と真空中における電波伝搬速度 c とによって決定される真空中における λ_0 とは厳密には異なっている。本発明者らの検討によれば、 λ は第
20 一近似としては λ_0 で求まるものの、電極をとりまく誘電体やプラズマの誘電率や幾何学的構造等にも影響を受ける。

また、本発明のプラズマCVD装置は、反応容器内に、直線形状又は中央で折り返した形状の誘導結合型電極を配置したプラズマCVD装置であって、前記誘導結合型電極の両端部にそれぞれ高周波電力の給電部
25 と接地部とを設け、前記給電部と接地部との間又は前記給電部及び接地部と折り返し部との間に半波長若しくはその自然数倍の定在波が立つよ

うに高周波電力を供給する構成とし、かつ、前記誘導結合型電極の電極径を変化させたことを特徴とする。

1つの電極内で電極径を変化させると、プラズマの強度がそれに応じて変化する傾向にあるため、同一径の電極を用いた場合に生じるプラズマ密度の濃淡に対応して電極径を部分的に変えることにより、' プラズマ密度の均一化を図ることができる。この場合、電極径を10mm以下とすることにより、放電領域を拡大しかつプラズマを均一化できるため、より大型の基板に膜厚均一性に優れた薄膜を形成することが可能となる。

すなわち、本発明のプラズマCVD装置は、反応容器内に、直線形状又は中央で折返した形状の誘導結合型電極を配置したプラズマCVD装置であって、前記誘導結合型電極の両端部にそれぞれ高周波電力の給電部と接地部とを設け、前記給電部と接地部との間又は前記給電部及び接地部と折り返し部との間に半波長若しくはその自然数倍の定在波が立つように高周波電力を供給する構成とし、かつ、前記誘導結合型電極の表面の一部又は全体を誘電体で被覆したことを特徴とする。

誘電体で電極表面を被覆することにより、電極長手方向のプラズマ密度分布をより均一化できることになる。即ち、電極径を変化させる場合と同様の効果が得られ、同じ装置寸法で、より大型の基板に均一膜厚の薄膜を形成することが可能となる。すなわち、装置の小型化が達成されることになる。

また、前記誘電体は電極長手方向に厚みを変化させるのが好ましい。特に給電部付近で膜厚が厚くなるという現象を抑制するため、給電部に近い電極部を厚い誘電体で覆い、その厚みを徐々に薄くしていったり、電極中央付近で膜厚が厚くなるという現象を抑制するために、中央付近を厚い誘電体で覆い、その端部をテーパ形状とし、誘電体の端ほど誘電体の厚みが減少する形状とするのが好ましい。これにより、誘電体端

部での急激なインピーダンス変化が抑えられ、より均一密度のプラズマを形成することが可能となる。あるいは、前記電極の長手方向に沿ってらせん形状に電極を被覆しても良い。これにより、誘電体端部でのプラズマ密度が平坦化され、電極に沿ったプラズマ密度は一層均一化する。

- 5 本発明のプラズマCVD装置は、前記誘導結合型電極を同一平面内に、複数個平行に配置したことを特徴とする。基板の幅方向に複数の電極を配置することにより、簡単な構成でどのような幅の基板にも均一な薄膜形成が可能となる。

- 10 この場合、前記複数の誘導結合型電極の給電部において、高周波の位相を常に同じ関係が保たれるように構成するのが好ましい。これは、各電極の位相が制御された状態にないと、基板幅方向において再現性のない不均一な分布が生じ易くなるからである。特に、隣り合う電極間で逆位相とするのが好ましい。電極間で位相を交互に逆位相とすることで、膜厚均一性は一層向上する。すなわち、隣り合う電極間の高周波電力の相互作用により、基板幅方向のみならず、電極長手方向の膜厚均一性も
- 15 さらに向上する。

- さらに、本発明のプラズマCVD装置は、前記誘導結合型電極を複数の層に配置し、各層の両側に基板を配置したことを特徴とする。上記誘導結合型電極を用いることにより、容量結合型の場合とは異なり装置の巨大化や保守性の悪化を招くことなく、いわゆる多領域成膜方式を採用
- 20 することができ、多数の基板面上に同時成膜することが可能な装置を構築することが可能となる。その結果、スループットが大幅に向上し、例えば太陽電池の低コスト化に大きく貢献する。

- また、本発明のプラズマCVD装置は、反応容器内に、直線形状又は
- 25 中央で折返した形状の誘導結合型電極を複数個平行に配置したプラズマCVD装置であって、前記複数の誘導結合型電極の各々の両端部にそれ

5 それ高周波電力の給電部及び接地部を設け、前記給電部と接地部との間又は前記給電部及び接地部と前記折り返し部との間に半波長若しくはその自然数倍の定在波が立つように高周波電力を供給する構成とし、かつ、隣り合う電極の給電部に供給する高周波電力の位相が互いに逆位相となるようにしたことを特徴とする。

逆位相とする方法は、電極を誘電体で覆っていない場合にも有効であり、電極中央付近に膜厚の厚い領域が生ずる現象が抑制される。

10 一方、本発明のプラズマCVD法は、反応容器内に、直線形状又は中央で折返した形状を有する誘導結合型電極を配置し、前記誘導結合型電極の両端部にそれぞれ高周波電力の給電部と接地部とを設け、前記誘導結合型電極の給電部から接地部までの少なくとも一部の電極径を10mm以下とするか、あるいは前記誘導結合型電極の電極径を変化させ、前記給電部と接地部との間又は前記給電部及び接地部と折り返し部との間に半波長若しくはその自然数倍の定在波が立つように高周波電力を供給
15 して前記反応容器内に導入された反応性ガスのプラズマを発生させ、該反応性ガスの構成元素の少なくとも1つを含む薄膜を形成することを特徴とする。

20 また、本発明のプラズマCVD法は、反応容器内に、直線形状又は中央で折返した形状を有しかつその表面の一部又は全体を誘電体で被覆した誘導結合型電極を配置し、前記誘導結合型電極の両端部にそれぞれ高周波電力の給電部と接地部とを設け、前記給電部と接地部との間又は前記給電部及び接地部と折り返し部との間に半波長若しくはその自然数倍の定在波が立つように高周波電力を供給して前記反応容器内に導入された反応性ガスのプラズマを発生させ、該反応性ガスの構成元素の少なくとも1つを含む薄膜を形成することを特徴とする。
25 ともに1つを含む薄膜を形成することを特徴とする。

さらに、本発明のプラズマCVD法は、反応容器内に、直線形状又は

中央で折返した形状の誘導結合型電極を複数個平行に配置し、前記複数の誘導結合型電極の各々の両端部に高周波電力の給電部と接地部とを設け、隣り合う電極の給電部に供給する高周波電力の位相を互いに逆位相とし、かつ前記給電部と接地部との間又は前記給電部及び接地部と前記
5 折り返し部との間に半波長若しくはその自然数倍の定在波が立つように高周波電力を供給して前記反応容器内に導入された反応性ガスのプラズマを発生させ、該反応性ガスの構成元素の少なくとも1つを含む薄膜を形成することを特徴とする。

10 図面の簡単な説明

図1は、本発明のプラズマCVD装置の第1の実施形態を示す模式的断面図である。

図2は、誘導結合型電極の電極形状の一例を示す模式図である。

図3は、本発明のプラズマCVD装置の第2の実施形態を示す模式的
15 断面図である。

図4は、誘電体の被覆形状の一例を示す模式図である。

図5は、本発明のプラズマCVD装置の第3の実施形態を示す模式的断面図である。

図6は、本発明のプラズマCVD装置の第4の実施形態を示す模式的
20 側面断面図である。

図7は、実施例1の膜厚分布を示すグラフである。

図8は、実施例2の膜厚分布を示すグラフである。

なお、図において、1は成膜室、2は誘導結合型電極、3は誘電体、4は折り返し部、5はガス導入口、6は排気口、7は高周波電源、8は
25 同軸ケーブル、9は高周波電力給電部、10は接地部、11は基板、12は基板ホルダーを示す。

発明を実施するための最良の形態

以下に本発明の実施の形態を図を参照して詳細に説明する。

(第1の実施形態)

- 5 図1は、本発明のプラズマCVD装置の第1の実施形態を示す模式的断面図である。図に示すように、プラズマCVD装置は、ガス導入口5と排気口6を有する成膜室1に、外径10mm以下でU字型に折り曲げられた誘導結合型電極2が配置され、その一端の高周波電力の給電部9を同軸ケーブル8を介して高周波電源7に接続し、他端の接地部10を
10 成膜室の壁に連結して接地する。

ここで、給電部9及び接地部10と折り返し部4との間の長さは、高周波の励振波長の略1/2又はその自然数倍に定められる。これにより、安定して放電を発生・維持することができる。なお、図1に示すU字型電極の場合、折り返し部とは曲率を有する半円状の部分进行う。

- 15 本実施形態の誘導結合型電極としては、図1に示したように、外径10mm以下のSUS、Al、Cu製等の棒(線)状または管状の導体をU字型に折り返した形状のもの以外に、例えば「コ」の字型のような矩形のものでも良い。また、電極全体が導体である必要はなく、例えば、絶縁体を導体で被覆した形態のものであっても良い。本発明の中央で折
20 り返した形状の電極は、例えば一本の棒材を折り曲げて一体に形成したものである必要はなく、例えば2本の直線状電極を金属板等で接続・固定した構造であっても良い。なお、コの字型電極の場合、折り返し部とは、間の直線部进行う。

- 本実施形態の電極は、例えば図2に示すように、給電部から折り返し
25 部までの少なくとも一部の電極径が10mm以下であれば、他の部分は10mmより太くても良い。従って、電極全体にわたって同一径であっ

でも、長手方向に変化させてもよく、例えば、給電部から徐々に径が増加する形状であっても良い。また、電極径の下限は特に制限はなく、投入電力等との関係で電極が断線することなく安定して放電を持続できるものであればどのような細線でも良いが、取扱い、取付け容易性から、

- 5 電極径 1 mm ~ 10 mm のものが好適に用いられる。

例えば、給電側の電極を 10 mm より細くすることにより、放電領域をより小さい投入電力で先端部（折り返し部）側に広げることができる。この結果、より広い成膜領域が形成され、大型基板への成膜が可能となる。

- 10 また、給電側の電極径を小さくすることにより、給電部近傍のプラズマ密度が相対的に減少する。即ち、成膜領域に対する給電部近傍のプラズマ密度比が小さくなるため、エネルギーが効率的に成膜に使われ、また給電部近傍の装置内壁に付着する膜量が抑えられることになる。そして、内壁に付着する膜厚が剥離する膜厚になるまでの成膜回数が増加する
- 15 ため、メンテナンス周期が伸び、全体的な生産性を向上させることが可能となる。

次に、図 1 に示したプラズマ CVD 装置を用いて、基板上に薄膜を形成する方法を説明する。

- まず、ガス導入口 5 から所定の流量の反応性ガスを成膜室 1 に導入し、
- 20 排気口 6 部に設けられたメインバルブ（不図示）を調節して所定の圧力に設定した後、高周波電源 7 から給電部 9 に高周波電力を供給する。高周波の周波数を定在波が立つように調節すると、電極 2 に沿ってプラズマが発生する。プラズマは電極 2 に沿って給電側及び接地側から電極先端部（折り返し部）に向かって伸び、反応性ガスは、プラズマにより分解・活性化され、電極 2 に対向する位置に配置された基板 11 上に膜厚
- 25 均一性に優れた薄膜が堆積する。ここで、給電側の電極径を 10 mm 以

下とすることにより、より小さい電力で電極先端部まで放電が伸びる。また、同じ電力を投入した場合、電極径の細い方が速い成膜速度が得られる。さらに、給電部付近のプラズマ密度は低くなるため、内壁への膜の付着量が減少することになる。

- 5 以上は、給電側の電極径を10mm以下とする場合について述べてきたが、本実施形態の誘導結合型電極は、これに限らず、10mm以上であっても、電極の径が電極長手方向に変化する形状のものであれば用いることができる。即ち、同一径で、中央で折り返した形状の電極を用いると部分的にプラズマに濃淡が生じるが、この濃淡分布に対応して電極
- 10 径を変化させることにより、プラズマの濃淡比を減少させ、膜厚の均一性を向上させることができる。

従って、電極径を変化させるとともに10mm以下の部分を設けることにより、放電領域拡大の効果とプラズマ均一化の効果とが得られることになり、一層大型の基板に均一膜厚の薄膜形成が可能となる。

15 (第2の実施形態)

図3は、本発明のプラズマCVD装置の第2の実施形態を示す模式的断面図である。装置構成は、誘導結合型電極を除いて図1の装置構成と同じであり、誘導結合型電極2の表面はテフロンのような誘電体3で被覆されている。

- 20 誘電体は、図3に示すように、電極全面を被覆するように形成してもよいが、電極表面の一部のみを被覆しても良い。いずれの場合も、膜厚均一性を向上させることができ、プラズマ密度分布（或いは膜厚分布）のパターンに応じて、誘電体形成位置及びその形状等が定められる。

- 例えば、電極全面を誘電体で被覆すると、高周波電力の伝搬に伴う減
- 25 衰の効果と定在波との効果との相乗的作用に起因して出現すると考えられる膜厚分布の極大が減少し、所定の膜厚が得られる成膜範囲が拡大す

る。さらに、誘電体の厚さを電極長手方向に変化させることにより、得られる薄膜の膜厚均一性を更に向上させることができる。

また、誘電体を電極表面全体ではなく、例えば、図4(a)に示したように、給電部側の直線部にのみ形成しても良い。これにより、給電部側でのプラズマ密度の増大が抑えられ、電極全体としてプラズマ密度が平均化され、膜厚均一性が向上する。

さらに、プラズマ密度が高くなる電極部分のみに設けることにより、電極長手方向に沿ってより膜厚均一性のある薄膜形成が可能となる。ここで、被覆する誘電体の厚さによっては、誘電体端部でプラズマ密度が増大し、対応する基板上の位置で膜厚分布のピークが現れる場合がある。この場合には、図4(b)に示したように、誘電体端部での断面をテーパ形状とし、誘電体端部に向かって徐々に誘電体の厚みを薄くする形状とするのが好ましい。これにより、端部に対応する部分での膜厚ピークの出現が抑えられ、膜厚分布は更に改善される。あるいは、図4(c)に示すように、電極長手方向に沿って、誘電体をらせん形に被覆しても良く、誘電体端部でのプラズマ密度が平均化され、同様に膜厚分布は改善される。

なお、誘電体の厚さは、その誘電率(材質)により、プラズマ密度分布(膜厚分布)の程度に応じて適宜選択されるが、例えばテフロンの場合0.1mm程度以上が好適に用いられる。誘電体は、プラズマ、熱に対して安定なものであれば、テフロンのような有機系材料、アルミナ、石英のような無機系材料等のどのような材質のものでも良いが、高周波損失の大きな材料は好ましくない。

本実施形態においては、誘導結合型電極として、図1に示した折り返し形状の電極に限らず、直線状の電極を用いることもできる。この場合は、一端を供給部、他端を接地部として成膜室の対向する壁に取り付け、

この2点間距離 L を高周波の励振波長 λ との間で、 $L = n \cdot \lambda / 2$ (n は自然数)の関係が略成立するように設定する。

以上、第1の実施形態及び第2の実施形態で述べてきたように、誘導結合型電極を、1) 給電部から接地部までの少なくとも一部の電極径を
5 10mm以下とする、2) 電極径を変化させる、3) 誘電体で被覆することにより、またこれらを組み合わせることにより、より大型の基板に対し、膜厚均一性に優れた薄膜を形成することが可能となる。

(第3の実施形態)

本発明のプラズマCVD装置の第3の実施形態を図5に示す。

10 図1及び3に示したPCVD装置は、成膜室に誘導結合型電極を1つ配置する構成としたが、基板の幅が大きい場合には、図5に示すように、複数の電極を基板幅に対応して平行に配列し、各々の電極に高周波電力を供給できるようにすればよい。なお、図5において、12は基板ホルダである。

15 ここで、各電極の給電部で、高周波の位相が制御された状態となるように高周波電力を供給するのが好ましい。各電極の位相が制御された状態にないと基板幅方向に再現性のない不均一な膜厚分布が発生し易くなる。さらに、隣り合う電極間で逆位相となるように(即ち、位相を180°ずらして)高周波電力を供給するのがより好ましい。隣り合う電極
20 間で高周波の位相を逆転させることにより、基板全体で特性の揃った均一膜厚の薄膜を形成することができる。以上はU字型のような折り返し形状を有する電極に限らず、直線状の棒状電極を用いた場合も同様である。

なお、逆位相の高周波を、複数の電極に交互に供給する方法としては、
25 複数の電極の一つおきに、給電部と折り返し部の長さ(直線形状の電極の場合は、給電部と接地部との長さ)を高周波の半波長分長くして給電

部を成膜室外に設けるか、又は半波長分の長さに等価な同軸ケーブルを給電部に継ぎ足せばよい。また、高周波電源に移相器を設けて、半波長ずれた高周波を1つおきに供給してもよい。逆位相の高周波を入力することにより、基板幅方向のみならず電極長手方向の膜厚均一性は一層向

5 上する。

(第4の実施形態)

本発明のプラズマCVD装置の第4の実施形態を図6に示す。

本実施形態のプラズマCVD装置は、図5に示した基板幅に配列した電極列を、さらに所定の間隔を開けて複数層に配置し、各電極層の両側
10 に基板を配置したものである。このような構成とすることにより、多数の基板(図の例では、6枚)上に薄膜を同時に形成することが可能となり、スループットを大幅に上げることができる。しかも、電極と基板間距離は30～60mm程度と短くできるため、装置設置面積に対するスループット比の優れた薄膜形成装置を実現することができる。

15 なお、本発明においては、30～300MHzのVHF帯の高周波電源が好適に用いられる。

実施例

次に、実施例を挙げて、本発明をより具体的に説明する。

20 (実施例1)

図5に示す構造の装置において、種々の外径の棒材をU字型又はコの字型に加工して配置し、種々の条件でプラズマを発生させて薄膜を形成するとともに、発生するプラズマ状態を目視で観察した。

本実施例では、外径1、4、6、10mmのSUS又はCu製棒又は
25 管を中心間距離が30mmとなるように折り返して、長さ1570mmのU字型又はコの字型とし、図4(a)に示したように、給電側の表面

をテフロンチューブで被覆した電極を用いた。この電極 6 本を、隣接する棒材の中心間距離を 30 mm として、図 5 に示すように同一平面内に取り付け、電極表面と基板表面との間隔を 40 mm として、基板 11 (1200 mm x 500 mm) を配置した。なお、電極の給電部はフィードスルーの成膜室内部側端子に連結し、接地部は成膜室内壁に連結した。

この成膜室 1 内部に SiH_4 ガスを 200 sccm を導入し、1 Pa に設定した後、交互に逆位相の高周波を供給し、定在波を立たせるように周波数を調節してプラズマを発生させ、 a-Si の薄膜を基板 11 上に形成した。このときの高周波の周波数は 85 MHz であり、真空中の半波長 (= 1765 mm) は、給電部 9 と折り返し部 4 との間の長さ L (= 1570 mm) と異なるが、これはプラズマの比誘電率が真空と異なるからであり、この周波数で安定した放電が確認されている。

なお、外径 1 mm の電極は、Cu 線を用い、テフロンの厚さを 2 mm とし、外径 4、6、10 mm の電極については、ステンレス棒材を用い、テフロンの厚さを 1 mm とした。なお、電極形状は、1 mm、10 mm 径の場合 U 字型とし、4 mm、6 mm 径の電極はコの字型とした。

1 ~ 10 mm 径の各電極について、投入電力を変化させたときの放電領域の変化を目視観察した結果を表 1 に示す。また、形成した薄膜について、基板中心部における電極長手方向の膜厚分布を測定した結果の一例を図 7 に示す。

(表 1)

		電極 1 m本あたりの投入電力 (W)				
		3.13	6.25	12.5	18.75	25
電極径 (mm)	1	○	◎	◎	◎	◎
	4	△	○	◎	◎	◎
	6	—	△	○	◎	◎
	10	—	—	△	○	◎

◎: 電極先端まで放電が伸びる

○: 電極の 3 / 4 まで放電が伸びる

5 △: 電極の 1 / 2 まで放電が伸びる

—: 安定した放電が維持できない

表 1 が示すように、電極径が大きいほど、放電領域を電極先端側に広げるにはより大きな投入電力が必要となり、低い電力では放電領域が伸びないか、あるいは安定した放電を維持できない傾向があることが分かる。逆に、電極が細いほど、低い電力で安定した放電を維持できるとともに、放電領域が伸び成膜領域を拡大できることが分かる。図 7 は異なる電極径を用いて成膜速度の変化を比較したグラフである。図 7 において、 $\phi 6 \text{ mm}$ と $\phi 10 \text{ mm}$ は電極 1 本あたり 25 W、 $\phi 4 \text{ mm}$ は 13.75 W 投入している。図 7 の膜厚分布からも明かなように、電極径を 10 mm 以下とし、所定の電力を供給することにより、広い範囲にわたって均一な膜厚分布を得ることができる。また、同じ電力を投入した場合、電極径が細いほど速い成膜速度が得られることが分かる。このことから、細い電極ほどエネルギーの利用効率が高くなると思われる。

20 また、表 1 には示していないが、電極径を小さくするほど、給電部付

近のプラズマは暗くなり、成膜領域のプラズマの明るさに近づく現象が観察された。これは、図 7 の膜厚分布において、電極が太い場合には給電部（図の左端の外側の位置）に向かって成膜速度が大きく上昇するのに対し、電極が細くなるほど成膜速度上昇の程度が減少することと一致する。

（実施例 2）

本実施例では、誘電体被覆及び給電方法の違いにより膜厚分布が変動する様子を説明する。

図 5 に示す構成のプラズマ CVD 装置を用いて、ガラス基板上に a-Si の成膜を行った。本実施例では、直径 10 mm の SUS 製丸管を中心間距離が 30 mm となりように折り返して、長さ 1570 mm の U 字型とし、その表面全面を厚さ 1 mm のテフロンチューブで被覆した電極を用いた。この電極 6 本を、隣接する丸管の中心間距離を 30 mm として図 5 に示すように同一平面内に取り付け、電極表面と基板表面との間隔を 40 mm として、基板 11（1200 mm x 500 mm）を配置した。

この成膜室 1 内部に SiH_4 ガスを 200 sccm を導入し、1 Pa に設定した後、全電極に同位相、又は交互に逆位相の高周波を 25 W ずつ供給し、定在波を立たせるように周波数を調節してプラズマを発生させ a-Si の薄膜を基板上に形成した。他の条件は実施例 1 と同じである。

得られた薄膜について、基板中心部における電極長手方向の膜厚分布を測定した。その結果を図 8 に示す。なお、比較のため、誘電体を被覆しない電極を用いて同様に薄膜を形成した場合についても併せて図 8 に示した。

各グラフの電極構成及び高周波供給方法は、（a）電極被覆なし、同位相、（b）電極被覆なし、逆位相、（c）電極テフロン被覆、同位相、

(d) 電極テフロン被覆、逆位相であり、横軸は基板上の電極長手方向の位置、縦軸は規格化した膜厚を示す。

図 8 が示すように、テフロンで被覆した電極を用いることにより、高周波の減衰と定在波との相乗効果に起因する基板位置 800 mm 付近のピークは消失し、膜厚均一性は大きく改善されることが分かる。また、逆位相の高周波電力を 1 つおきに供給することにより、膜厚均一性はさらに向上することが分かる。

このように、1 mm 厚のテフロンを均一に電極全面に形成し、逆位相の高周波を供給する装置構成とすることにより、従来に比べ膜厚分布を大幅に改善することが可能となるが、さらに誘電体の膜厚を電極長手方向に変化させるか、あるいは誘電体を部分的に形成することにより、1200 mm 若しくはそれ以上の大型基板でもより一層均一性の高い薄膜を形成することが可能となる。

以上の実施例で述べたように、直径 10 mm 以下の U 字型またはコの字型電極を用い、あるいは誘電体で被覆した電極を用いることにより、プラズマ領域をより一層拡大し、かつ均一化することが可能となる。しかも、給電部近傍での装置内壁への付着膜の形成を抑えることが可能となることから、メンテナンス周期が伸び、生産性が向上することになる。

20 産業上の利用可能性

本発明のプラズマ CVD 法により、すなわち、折り返し形状の誘導結合型電極の給電部から折り返し部までの少なくとも一部を 10 mm 以下とし、定在波が立つように高周波電力を供給してプラズマを発生させることにより、電極長手方向に放電領域を拡大することができ、より大型の基板への薄膜形成が可能となる。電極径を細くすることにより、より小さな電力でプラズマが発生し、また同じ電力を投入した場合、電極径

の細いほうがより速い成膜速度を実現できる。さらには、給電部近傍でのプラズマ密度を低減することができるため、給電部近傍の装置内壁に付着する膜を減少させ、クリーニング頻度を大きく下げることができる。

- また、電極径を変化させ、又は電極を誘電体で被覆することにより、
- 5 電極長手方向でプラズマ密度を部分的に調整でき、より一層、膜厚均一性に優れた薄膜を形成することが可能となる。

さらには、誘導結合型電極を複数配置し、一つおきに逆位相となる高周波電力を供給することにより、膜厚均一性を一層向上させることが可能となる。

- 10 これにより、クリーニング頻度が少なくすみ、しかも大型基板に膜厚均一性の高い薄膜を形成可能なプラズマCVD装置を実現することが可能となる。

- 本発明の誘導結合型電極を複数層に配置しその両側に基板を配置する構成とすることにより、高スループットのプラズマCVD装置及び方法
- 15 を提供することができる。

請 求 の 範 囲

1. 反応容器内に、直線形状又は中央で折り返した形状の誘導結合型電極を配置したプラズマCVD装置であって、前記誘導結合型電極の両
5 端部にそれぞれ高周波電力の給電部と接地部とを設け、前記給電部と接地部との間又は前記給電部及び接地部と折り返し部との間に半波長若しくはその自然数倍の定在波が立つように高周波電力を供給する構成とし、かつ、前記誘導結合型電極の給電部から接地部までの少なくとも一部の電極径を10mm以下としたことを特徴とするプラズマCVD装置。
- 10 2. 前記給電部から接地部までの少なくとも一部の電極径を1mm～10mmとしたことを特徴とする請求の範囲第1項に記載のプラズマCVD装置。
3. 前記誘導結合型電極の電極径を変化させたことを特徴とする請求の範囲第1項又は第2項に記載のプラズマCVD装置。
- 15 4. 反応容器内に、直線形状又は中央で折返した形状の誘導結合型電極を配置したプラズマCVD装置であって、前記誘導結合型電極の両端部にそれぞれ高周波電力の給電部と接地部とを設け、前記給電部と接地部との間又は前記給電部及び接地部と折り返し部との間に半波長若しくはその自然数倍の定在波が立つように高周波電力を供給する構成とし、
20 かつ、前記誘導結合型電極の電極径を変化させたことを特徴とするプラズマCVD装置。
5. 前記誘導結合型電極の表面の一部又は全体を誘電体で被覆したことを特徴とする請求の範囲第1項～第4項のいずれか1項に記載のプラズマCVD装置。
- 25 6. 反応容器内に、直線形状又は中央で折返した形状の誘導結合型電極を配置したプラズマCVD装置であって、前記誘導結合型電極の両端部

- にそれぞれ高周波電力の給電部と接地部とを設け、前記給電部と接地部との間又は前記給電部及び接地部と折り返し部との間に半波長若しくはその自然数倍の定在波が立つように高周波電力を供給する構成とし、かつ、前記誘導結合型電極の表面の一部又は全体を誘電体で被覆したことを特徴とするプラズマCVD装置。
- 5 7. 前記誘電体の厚さを電極長手方向に変化させたことを特徴とする請求の範囲第5項又は第6項に記載のプラズマCVD装置。
8. 前記誘電体の端部において、その断面をテーパ状としたことを特徴とする請求の範囲第5項又は第6項に記載のプラズマCVD装置。
- 10 9. 前記誘電体を電極の長手方向に沿ってらせん形状に被覆したことを特徴とする請求の範囲第5項～第8項のいずれか1項に記載のプラズマCVD装置。
10. 前記高周波は60MHz以上の高周波であることを特徴とする請求の範囲第1項～第9項のいずれか1項に記載のプラズマCVD装置。
- 15 11. 複数の前記誘導結合型電極を、同一平面内に平行に配置したことを特徴とする請求の範囲第1項～第10項のいずれか1項に記載のプラズマCVD装置。
12. 前記複数の誘導結合型電極の各々において、所定の位相の関係が保たれるように高周波電力を供給する構成としたことを特徴とする請求の範囲第11項に記載のプラズマCVD装置。
- 20 13. 前記複数の誘導結合型電極の隣り合う電極の給電部において、高周波の位相が互いに逆位相となるように高周波電力を供給する構成としたことを特徴とする請求の範囲第12項に記載のプラズマCVD装置。
14. 反応容器内に、直線形状又は中央で折返した形状の誘導結合型電極を複数個平行に配置したプラズマCVD装置であって、前記複数の誘導結合型電極の各々の両端部に高周波電力の給電部と接地部とを設け、

前記給電部と接地部との間又は前記給電部及び接地部と前記折り返し部との間に半波長若しくはその自然数倍の定在波が立つように高周波電力を供給する構成とし、かつ、隣り合う電極の給電部に供給する高周波電力の位相が互いに逆位相となるようにしたことを特徴とするプラズマC

5 VD装置。

1 5. 前記誘導結合型電極を複数の層に配置し、各層の両側に基板を配置したことを特徴とする請求の範囲第1項～第14項のいずれか1項に記載のプラズマCVD装置。

10 1 6. 反応容器内に、直線形状又は中央で折り返した形状を有する誘導結合型電極を配置し、前記誘導結合型電極の両端部にそれぞれ高周波電力の給電部と接地部とを設け、前記誘導結合型電極の給電部から接地部までの少なくとも一部の電極径を10mm以下とし、前記給電部と接地部との間又は前記給電部及び接地部と折り返し部との間に半波長若しくはその自然数倍の定在波が立つように高周波電力を供給して前記反応容器内に導入された反応性ガスのプラズマを発生させ、該反応性ガスの構成元素の少なくとも1つを含む薄膜を形成することを特徴とするプラズマCVD法。

15 1 7. 前記給電部から接地部までの少なくとも一部の電極径を1mm～10mmとすることを特徴とする請求の範囲第16項に記載のプラズマCVD法。

1 8. 前記誘導結合型電極の電極径を変化させることを特徴とすることを特徴とする請求の範囲第17項に記載のプラズマCVD法。

25 1 9. 反応容器内に、直線形状又は中央で折り返した形状を有する誘導結合型電極を配置し、前記誘導結合型電極の両端部にそれぞれ高周波電力の給電部と接地部とを設け、前記誘導結合型電極の電極径を変化させ、前記給電部と接地部との間又は前記給電部及び接地部と折り返し部との

間に半波長若しくはその自然数倍の定在波が立つように高周波電力を供給して前記反応容器内に導入された反応性ガスのプラズマを発生させ、該反応性ガスの構成元素の少なくとも1つを含む薄膜を形成することを特徴とするプラズマCVD法。

- 5 20. 前記電極の表面の一部又は全体を誘電体で被覆することを特徴とする請求の範囲第16項～第19項のいずれか1項に記載のプラズマCVD法。

21. 反応容器内に、直線形状又は中央で折返した形状の誘導結合型電極を配置し、前記誘導結合型電極の両端部にそれぞれ高周波電力の給電部と接地部とを設け、前記給電部と接地部との間又は前記給電部及び接地部と折り返し部との間に半波長若しくはその自然数倍の定在波が立つように高周波電力を供給する構成とし、かつ、前記誘導結合型電極の表面の一部又は全体を誘電体で被覆したことを特徴とするプラズマCVD法。
- 10

- 15 22. 複数の前記誘導結合型電極を、同一平面内に平行に配置し、前記複数の誘導結合型電極の各々において、所定の位相の関係が保たれるように高周波電力を供給することを特徴とする請求の範囲第16項～第21項のいずれか1項に記載のプラズマCVD法。

23. 前記複数の誘導結合型電極の隣り合う電極の給電部において、高周波の位相が互いに逆位相となるように高周波電力を供給することを特徴とする請求の範囲第22項に記載のプラズマCVD法。
- 20

24. 反応容器内に、直線形状又は中央で折返した形状の誘導結合型電極を複数個平行に配置し、前記複数の誘導結合型電極の各々の両端部に高周波電力の給電部と接地部とを設け、隣り合う電極の給電部に供給する高周波電力の位相を互いに逆位相とし、かつ前記給電部と接地部との間又は前記給電部及び接地部と前記折り返し部との間に半波長若しくは
- 25

その自然数倍の定在波が立つように高周波電力を供給して前記反応容器内に導入された反応性ガスのプラズマを発生させ、該反応性ガスの構成元素の少なくとも1つを含む薄膜を形成することを特徴とするプラズマCVD法。

- 5 25. 前記誘導結合型電極を複数の層に配置し、各層の両側に基板を配置することを特徴とする請求の範囲第16項～第24項のいずれか1項に記載のプラズマCVD法。

F i g . 1

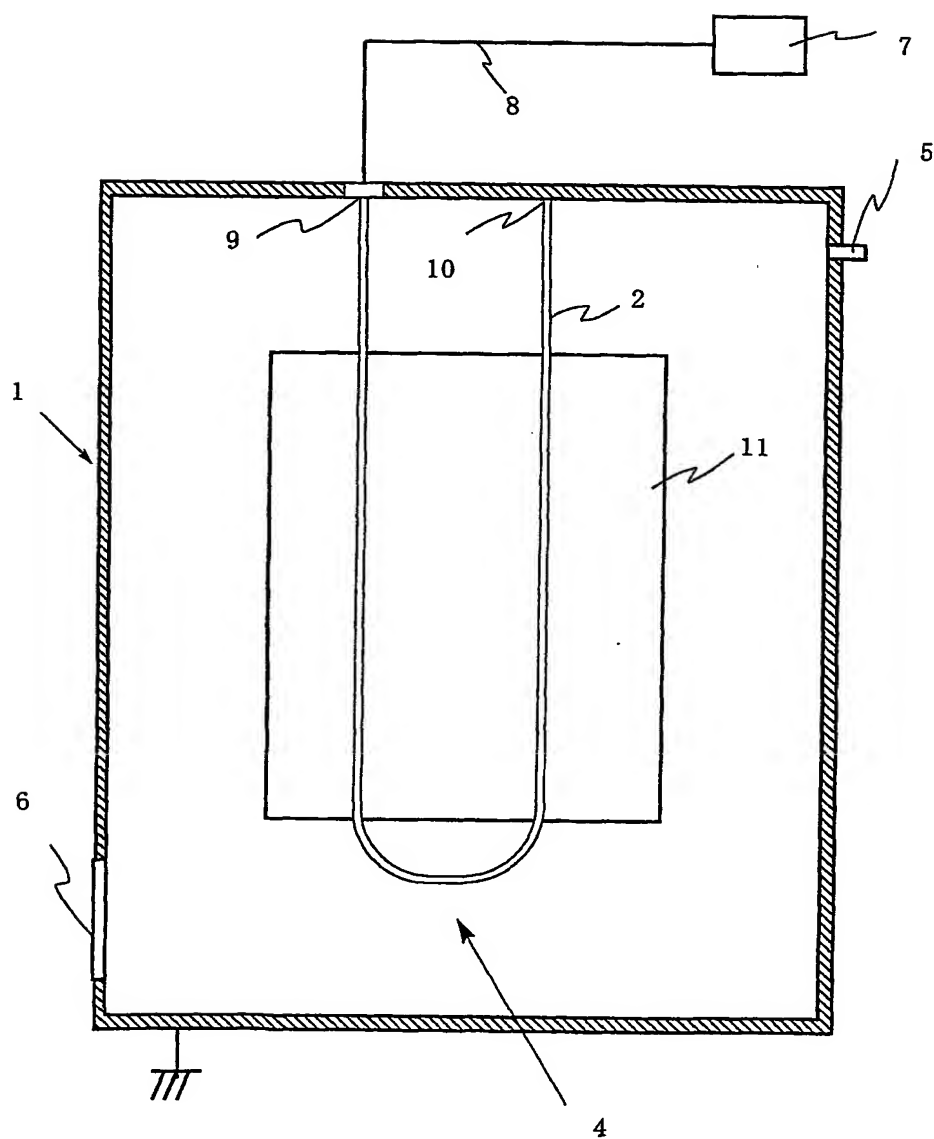
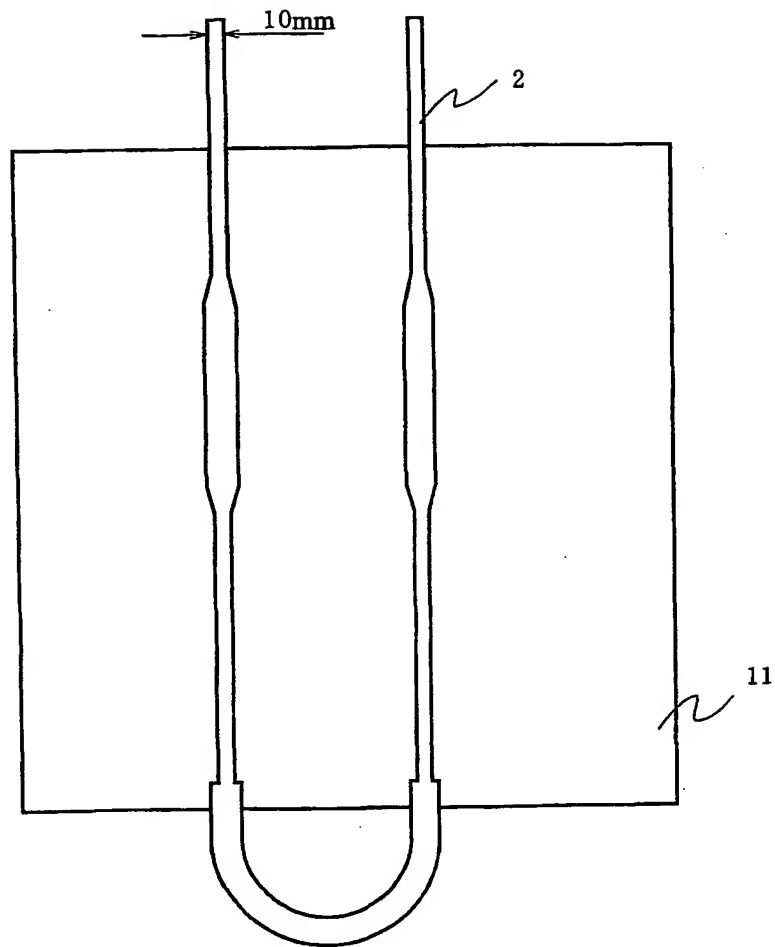
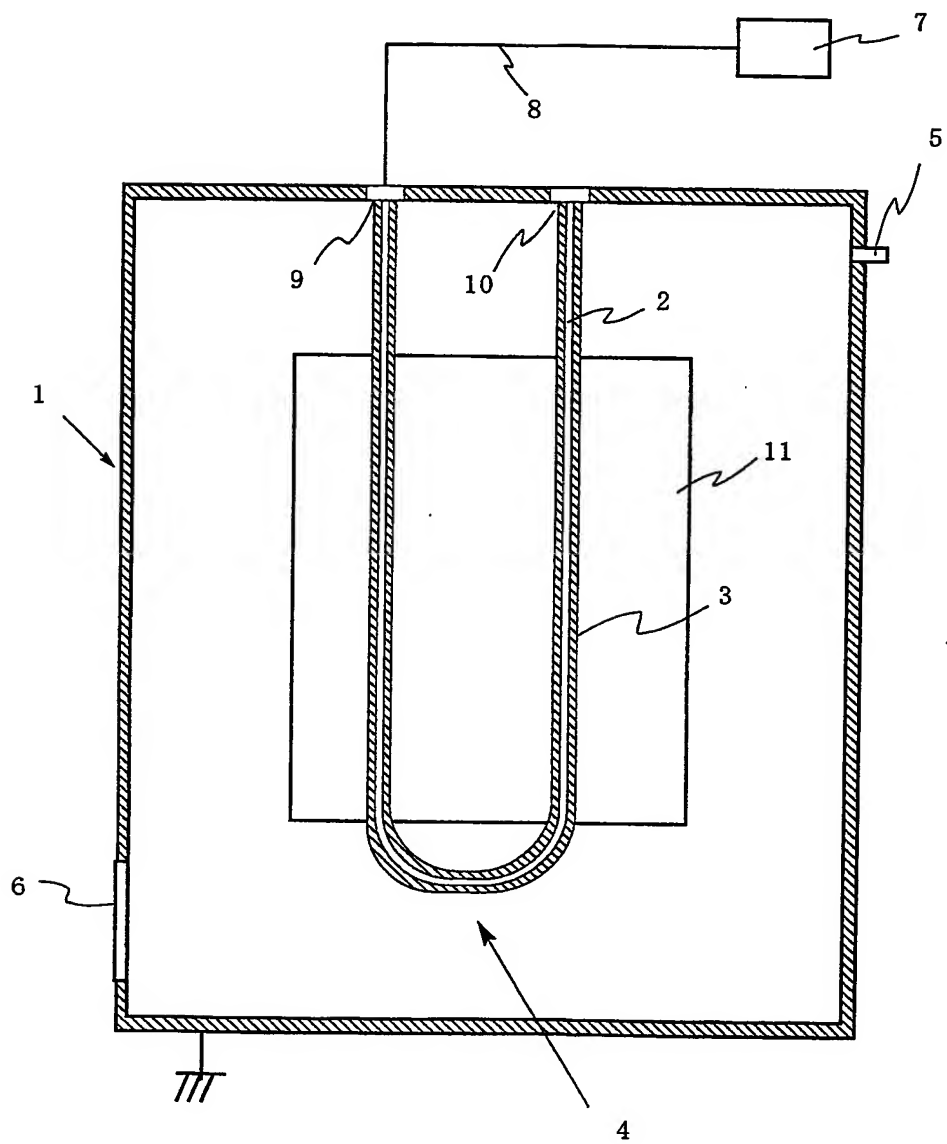


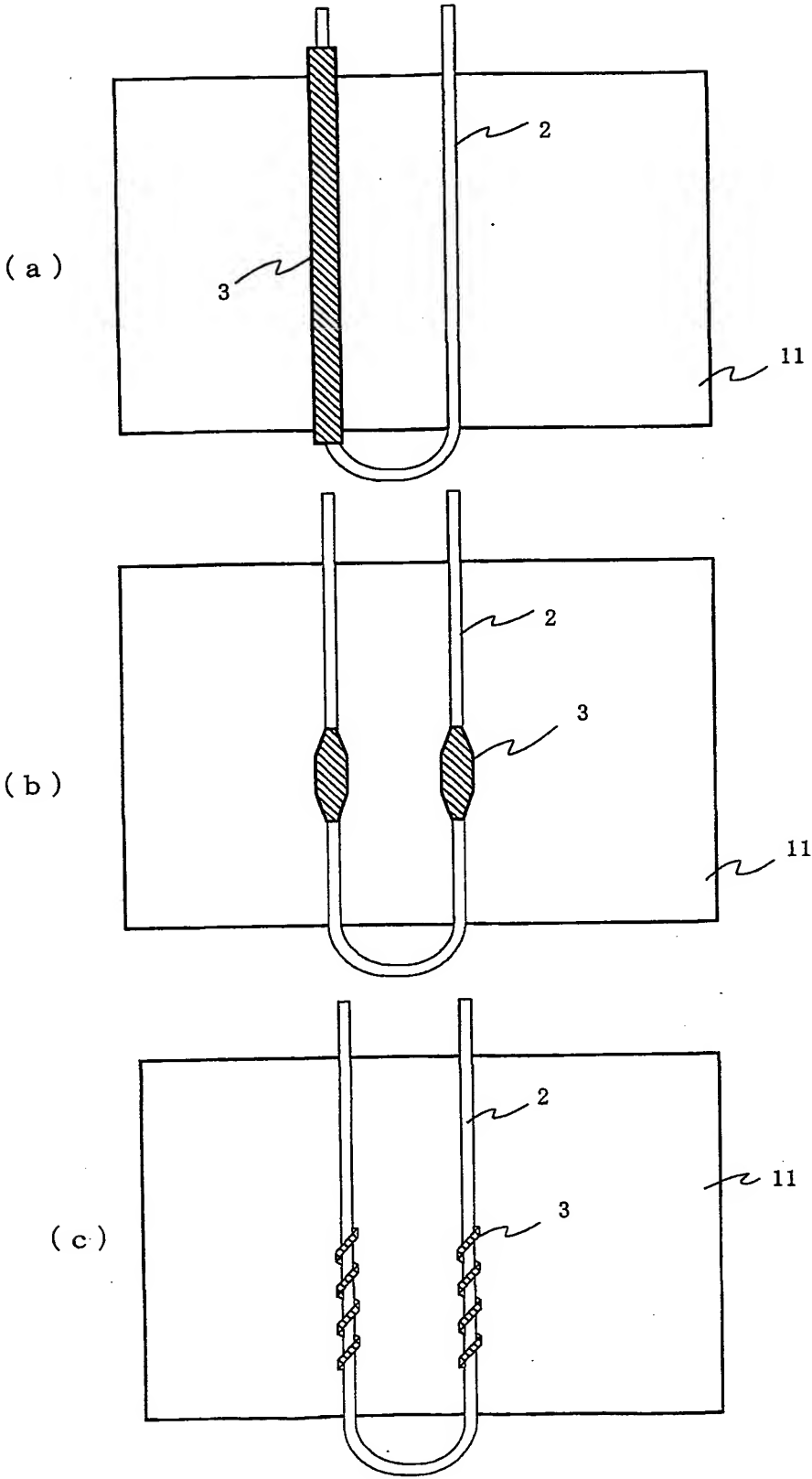
Fig. 2



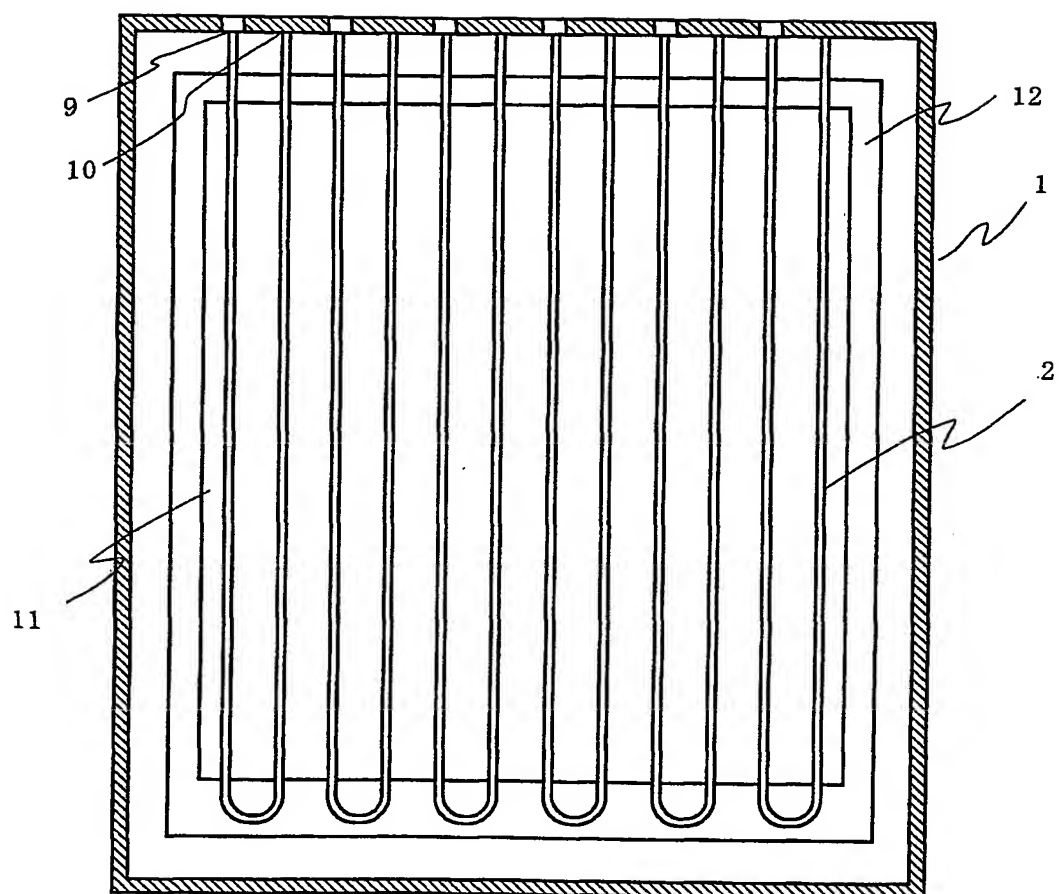
F i g . 3



F i g . 4



F i g . 5



F i g . 6

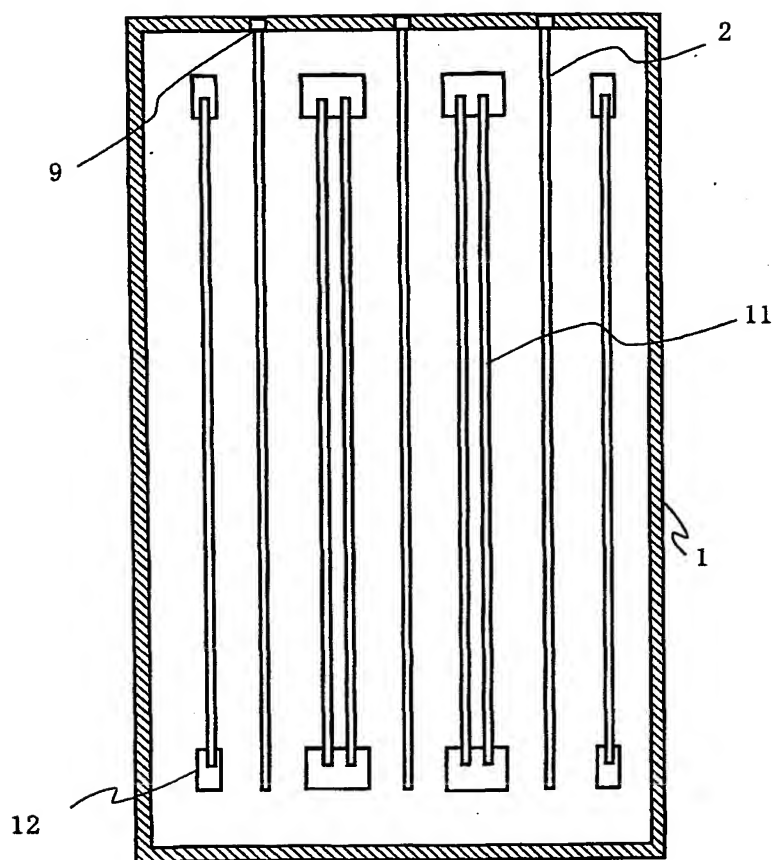


Fig. 7

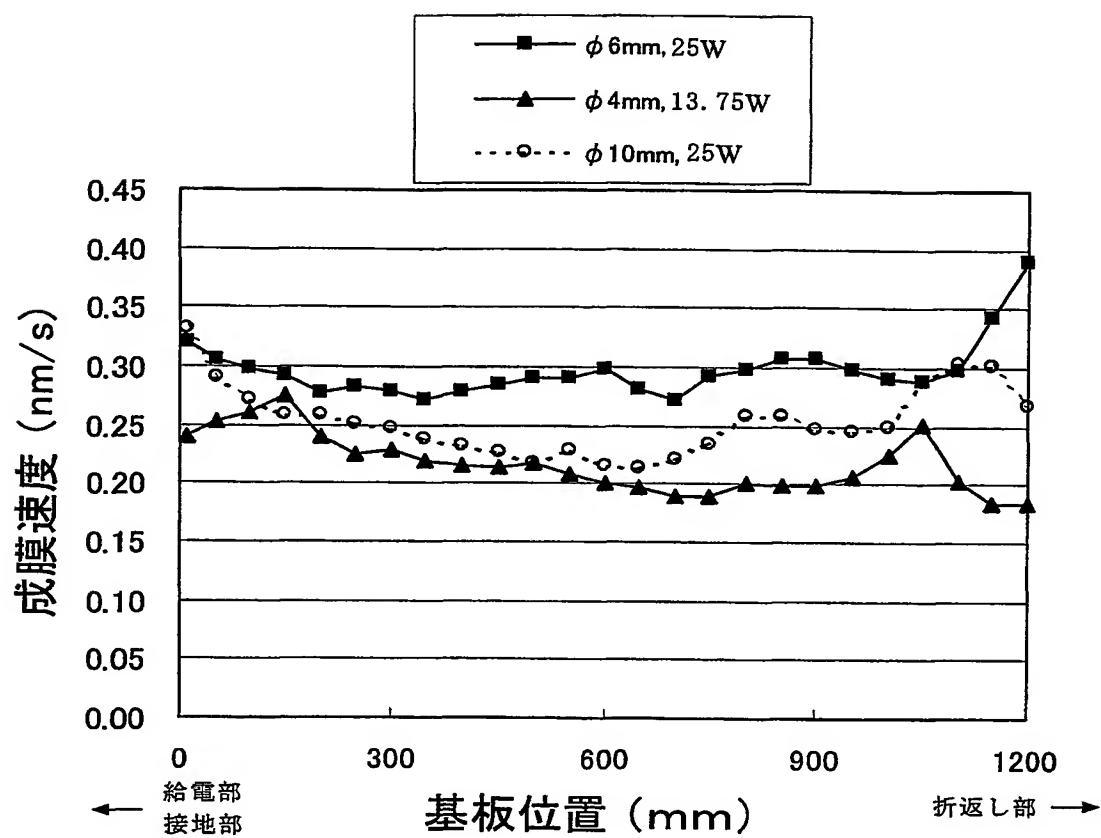
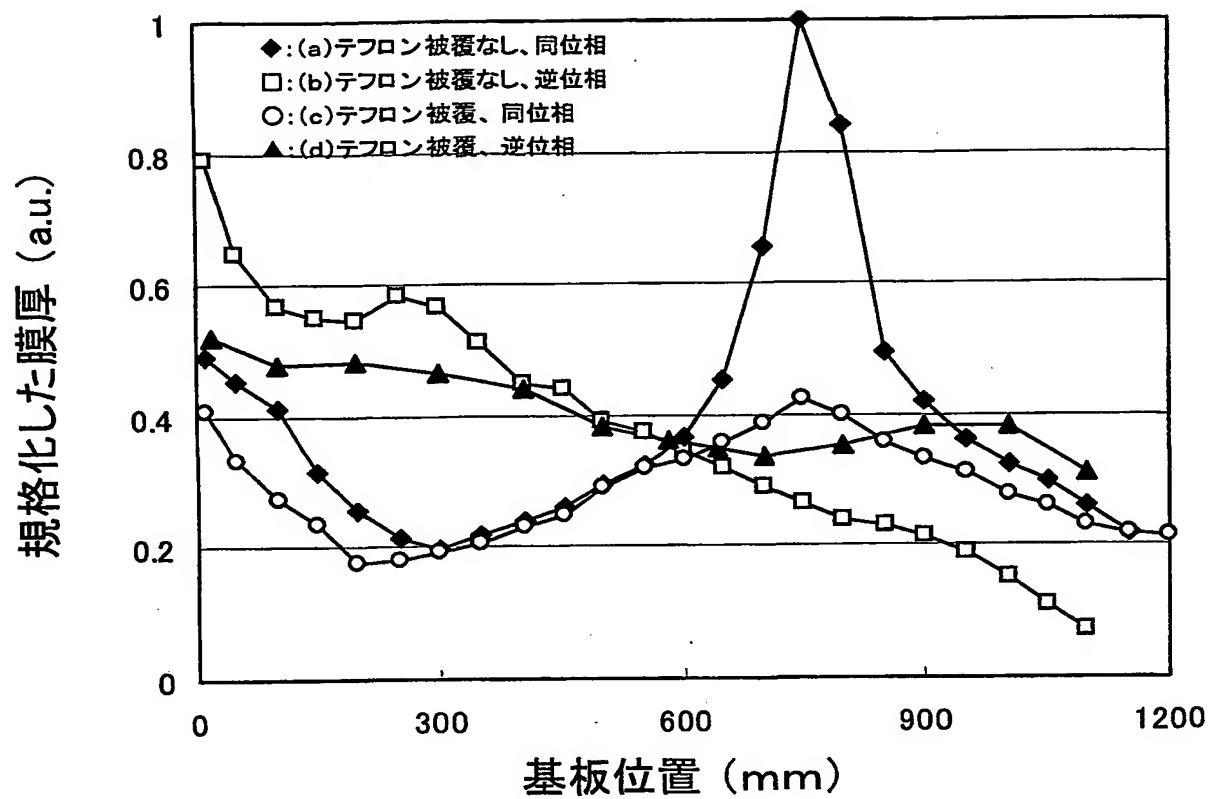


Fig. 8



INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP01/04113

A. CLASSIFICATION OF SUBJECT MATTER

Int.Cl⁷ C23C16/509, H1L21/205, H01L31/04

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int.Cl⁷ C23C16/00-56, C23F1/00-4/04, H01L21/205, H01L21/3065, H01H1/46

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho 1922-1996 Jitsuyo Shinan Toroku Koho 1996-2001
 Kokai Jitsuyo Shinan Koho 1971-2001 Toroku Jitsuyo Shinan Koho 1994-2001

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	JP-11-243062, A (Canon Inc.),	6, 10-15, 21-25
Y	07 September, 1999 (07.09.99),	7
A	Claims; Par. Nos. [0007], [0008], [0013], working examples 1, 7, 8; Figs. 1, 7, 8 & KR 99062971 A	1-5, 8, 9, 16-20
Y	JP 9-268370 A (Canon Inc.), 14 October, 1997 (14.10.97), Claims; Par. No. [0010]; Figs. 2, 3	7
A	EP 450727 A1 (N.V. Philips Gloeilampenfabrieken), 09 October, 1991 (09.10.91); & JP 4-230999 A & US 5180949 A & NL 9000809 A	1-25
A	EP 949352 A1 (Mitsubishi Heavy Industries, Ltd.), 13 October, 1999 (13.10.99), & JP 11-254460 A & AU 9916387 A	1-25
A	US 6030667 A (Matsushita Electric Industrial Co., Ltd.), 29 February, 2000 (29.02.00), & JP 9-293600 A & KR 97064327 A	1-25

☒ Further documents are listed in the continuation of Box C.
 ☐ See patent family annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not
 considered to be of particular relevance
 "E" earlier document but published on or after the international filing
 date
 "L" document which may throw doubts on priority claim(s) or which is
 cited to establish the publication date of another citation or other
 special reason (as specified)
 "O" document referring to an oral disclosure, use, exhibition or other
 means
 "P" document published prior to the international filing date but later
 than the priority date claimed

"T" later document published after the international filing date or
 priority date and not in conflict with the application but cited to
 understand the principle or theory underlying the invention
 "X" document of particular relevance; the claimed invention cannot be
 considered novel or cannot be considered to involve an inventive
 step when the document is taken alone
 "Y" document of particular relevance; the claimed invention cannot be
 considered to involve an inventive step when the document is
 combined with one or more other such documents, such
 combination being obvious to a person skilled in the art
 "&" document member of the same patent family

Date of the actual completion of the international search
 10 August, 2001 (10.08.01)

Date of mailing of the international search report
 21 August, 2001 (21.08.01)

Name and mailing address of the ISA/
 Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP01/04113

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
P,A	WO 01/19144 A1 (Anelva Corporation), 15 March, 2001 (15.03.01), (Family: none)	1-25
P,A	JP 2000-345351 A (Anelva Corporation), 12 December, 2000 (12.12.00), (Family: none)	1-25
P,X	JP 2000-232070 A (Canon Inc.),	6,10-15,21-25
P,Y	22 August, 2000 (22.08.00),	7
P,A	Claims; working examples 1,7,8; Figs. 7,8 (Family: none)	1-5,8,9,16-20

A. 発明の属する分野の分類 (国際特許分類 (IPC))

Int. Cl⁷ C23C16/509, H01L21/205, H01L31/04

B. 調査を行った分野

調査を行った最小限資料 (国際特許分類 (IPC))

Int. Cl⁷ C23C16/00~56, C23F1/00~4/04, H01L21/205, H01L21/3065, H05H1/46

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報 1926-1996年
 日本国公開実用新案公報 1971-2001年
 日本国実用新案登録公報 1996-2001年
 日本国登録実用新案公報 1994-2001年

国際調査で使用了電子データベース (データベースの名称、調査に使用した用語)

WPI

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
X	JP 11-243062 A (キャノン株式会社) 7.9月.1999(07.09.99)	6,10~15,21~25
Y	特許請求の範囲、【0007】、【0008】、【0013】、実施例1、実施例7、実施例8、図1、図7、図8、	7
A	& KR 99062971 A	1~5,8,9,16~20
Y	JP 9-268370 A (キャノン株式会社) 14.10月.1997(14.10.97)	7
	特許請求の範囲、【0010】、図2、図3、 & US 6076481 A, & KR 97072042 A	

☒ C欄の続きにも文献が列挙されている。☐ パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

「A」 特に関連のある文献ではなく、一般的技術水準を示すもの
 「E」 国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの
 「L」 優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)
 「O」 口頭による開示、使用、展示等に言及する文献
 「P」 国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

「T」 国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの

「X」 特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの

「Y」 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの

「&」 同一パテントファミリー文献

国際調査を完了した日

10.08.01

国際調査報告の発送日

21.08.01

国際調査機関の名称及びあて先

日本国特許庁 (ISA/J P)

郵便番号100-8915

東京都千代田区霞が関三丁目4番3号

特許庁審査官 (権限のある職員)

宮澤 尚之



4G

9278

電話番号 03-3581-1101 内線 3416

C (続き) . 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
A	EP 450727 A1 (N.V. PHILIPS GLOELAMPENFABRIEKEN) 9.10月.1991(09.10.91) & JP 4-230999 A, & US 5180949 A, & NL 9000809 A	1~25
A	EP 949352 A1 (MITSUBISHI HEAVY INDUSTRIES, LTD.) 13.10月.1999(13.10.99) & JP 11-254460 A, & AU 9916387 A	1~25
A	US 6030667 A (MATSUSHITA ELECTRIC INDUSTRIAL CO.,LTD.) 29.2月.2000(29.02.00) & JP 9-293600 A, & KR 97064327 A	1~25
P,A	WO 01/19144 A1 (ANELVA CORPORATION) 15.3月.2001(15.03.01) (ファミリーなし)	1~25
P,A	JP 2000-345351 A (アネルバ株式会社) 12.12月.2000(12.12.00) (ファミリーなし)	1~25
P,X	JP 2000-232070 A (キャノン株式会社) 22.8月.2000(22.08.00) 特許請求の範囲,実施例1,実施例7,実施例8,図7,図8	6,10~15,21 ~25
P,Y	(ファミリーなし)	7
P,A		1~5,8,9,16 ~20

THIS PAGE BLANK (USPTO)